



**Universidad de Guadalajara
Centro Universitario de los Lagos**

**PROGRAMA DE ESTUDIO
FORMATO BASE**

1. IDENTIFICACIÓN DEL CURSO

Nombre de la materia

Diseño Electrónico Analógico

Clave de la materia:	Horas de teoría:	Horas de práctica:	Total de Horas:	Valor en créditos:
H0575	40	25	65	6

Tipo de curso: (Marque con una X)

C= curso	<input type="checkbox"/>	P= practica	<input type="checkbox"/>	CT = curso-taller	<input type="checkbox"/>	X	M= módulo	<input type="checkbox"/>	C= clínica	<input type="checkbox"/>	S= seminario	<input type="checkbox"/>
----------	--------------------------	-------------	--------------------------	-------------------	--------------------------	---	-----------	--------------------------	------------	--------------------------	--------------	--------------------------

Nivel en que ubica: (Marque con una X)

L=Licenciatura	<input type="checkbox"/>	X	P=Posgrado	<input type="checkbox"/>
----------------	--------------------------	---	------------	--------------------------

Prerrequisitos formales (Materias previas establecidas en el Plan de Estudios)	Prerrequisitos recomendados (Materias sugeridas en la ruta académica aprobada)
	CIRCUITOS ELECTRICOS

Departamento:

DE CIENCIAS EXACTAS Y TECNOLOGICAS

Carrera:

INGENIERIA ELECTRONICA Y COMPUTACION

Área de formación:

Área de formación básica común obligatoria.	<input type="checkbox"/>	Área de formación básica particular obligatoria.	<input type="checkbox"/>	X	Área de formación básica particular selectiva.	<input type="checkbox"/>	Área de formación especializante selectiva.	<input type="checkbox"/>	Área de formación optativa abierta.	<input type="checkbox"/>
---	--------------------------	--	--------------------------	---	--	--------------------------	---	--------------------------	-------------------------------------	--------------------------

Historial de revisiones:

Acción:	Fecha:	Responsable
Revisión, Elaboración		
Elaboración	JULIO 2011	Ing. Francisco Javier Flores Gómez
Revisión	ENERO 2012	Ing. Francisco Javier Flores Gómez, Ing. Jesús Ricardo Sevilla Escoboza

Academia:

DE ELECTRONICA

Aval de la Academia:

18 de Mayo de 2012

Nombre	Cargo	Firma
Dr. Miguel Mora González	Presidente	
Dr. Francisco Javier Casillas Rodríguez	Secretario	

2. PRESENTACIÓN

Este curso pretende dar a conocer las teorías, elementos, capacidades y las técnicas de análisis que le permitan al alumno desarrollar habilidades para el diseño de circuitos de la electrónica analógica básica. Los fundamentos teóricos y metodológicos para el conocimiento, análisis y caracterización de las prácticas sobre la formación de los semiconductores y su aplicación como diodos, en rectificadores, de propósito especial, de los transistores BJT, transistores JFET y MOSFET, como amplificadores e interruptores, su utilización en los amplificadores operacionales en varias configuraciones y aplicaciones en términos de su polarización, simbología, y operación que le permita al alumno entender y desarrollar circuitos electrónicos más complejos en cursos futuros que existen en nuestro contexto.

3. OBJETIVO GENERAL

El alumno conocerá los símbolos y las características de los principales elementos básicos de la electrónica analógica, desde su operación, simbología, polarización, y cálculo para el diseño de amplificadores e interruptores a partir de los transistores de unión bipolar y los transistores de metal de óxido de silicio en diversas y topologías bajo los parámetros híbridos, a el amplificador operacional en varias configuraciones.

4. OBJETIVOS ESPECÍFICOS

1.- El alumno reconocerá las características de los semiconductores en su composición interna comparándola con los conductores y los aislantes.

2.- El alumno conocerá el comportamiento de los materiales semiconductores tipo P y tipo N, a partir del material intrínseco y extrínseco con su efecto ante la polarización.

3.- El alumno conocerá al diodo semiconductor en su estructura, el efecto de la temperatura y la capacidad máxima de operación, y su aplicación como rectificadores, y algunos de uso especial como el tener, varicap, LED, LCD, etc.

alumno conocerá los transistores BJT, su estructura, símbolos, respuesta gráfica, arización como amplificador e interruptor.

5.- El alumno conocerá los transistores JFET y MOSFET en su estructura, símbolos, puesta gráfica, como amplificador e interruptor.

6.- El alumno reconocerá la importancia del CI 741 en su identificación de terminales y las principales topologías como inversor, no inversor, integrador, diferenciador, comparador, etc.

5. CONTENIDO

Temas y Subtemas

SEMICONDUCTORES:

- 1.1 Estructura de los conductores, aislantes y semiconductores por su resistividad.
- 1.2 De acuerdo a los niveles de energía como se comportan los materiales anteriores
- 1.3 Que es un material intrínseco y extrínseco.
- 1.4 Qué es un material tipo P y tipo N.

LA UNIÓN PN

- 2.1 Que es un diodo semiconductor.
- 2.2 Cómo se comporta un diodo a circuito abierto, directa e inversamente polarizado
- 2.3Cuál es el efecto de la temperatura en un diodo semiconductor.
- 2.4 Qué es el tiempo de conmutación en un diodo semiconductor.

APLICACIÓN DEL DIODO

- 3.1 Qué es un rectificador, de media onda, onda completa, tipo puente, con derivación central, y simétrico.
- 3.2 Cual es el efecto del filtrado en los rectificadores y su valor de CD.
- 3.3 Qué es la capacitancia en los diodos.
- 3.4 Que son los tiempos de conmutación en los diodos rectificadores y su valor Nominal.
- 3.5 Que es el diodo Zener, varicap, Schottky, LED, y las LCD.

TRANSISTOR DE UNIÓN BIPOLAR

- 4.1 La clasificación, símbolos y estructura de los BJT.
- 4.2 Cual es el mecanismo de conducción de corriente del BJT.
- 4.3 La polarización del BJT básica, y con estabilidad.
- 4.4 Las características gráficas de la configuración emisor común.
- 4.5 Los parámetros híbridos en el BJT.
- 4.6 La máxima variación simétrica en el BJT.
- 4.7 El BJT como interruptor

TRANSISTOR JFET Y MOSFET

- 5.1 La clasificación, símbolos y estructura de los JFET y MOSFET.
- 5.2 Mecanismo de conducción de corriente en los JFET.
- 5.3 La polarización básica de los JFET y MOSFET.
- 5.4 Las características gráficas de la configuración fuente común.
- 5.5 Los parámetros híbridos del JFET.
- 5.6 El JFET como interruptor.

AMPLIFICADOR OPERACIONAL

- 6.1 Identificación del CI 741 en sus terminales

6.2 Principales parámetros de los Amp-Op.

6.3 Amplificador inversor y no inversor.

TOPOLOGIAS

7.1 Serie-serie

7.2 Serie-paralelo

7.3 Paralelo-serie

7.4 Paralelo-paralelo

7. TAREAS, ACCIONES Y/O PRÁCTICAS DE LABORATORIO

- Aprendizaje individual de las teorías respectivas.
- Aprendizaje grupal con retroalimentación y aclaración de dudas.
- Asignación para el diseño mediante el cálculo de elementos para el armado y medición de las prácticas correspondientes de manera personal.
- Evaluación individual de los productos de aprendizaje por escrito mediante el sistema.

8. BIBLIOGRAFÍA BÁSICA (Preferentemente ediciones recientes, 5 años)

1	Texto: varios Título: Circuitos Electrónicos. Discretos e integrados Autor: Schilling Belove Editorial: Alfa-Omega --Título: Circuitos Microelectrónicas: Análisis y Diseño Autor: Rashid Editorial. ITP. México.
2	Título: Electrónica Teoría de circuitos Autor: Boylestad y Nashelsky Editorial. Prentice Hall
3	Título: Circuitos Microelectrónicas: Análisis y Diseño Autor: Rashid Editorial. ITP. México.
4	
5	

9. BIBLIOGRAFÍA COMPLEMENTARIA (Preferentemente ediciones recientes, 5 años)

1	Título: Problemas resueltos de electrónica analógica 2002 Autor: Trenor Gumis, Beatriz (621.3815 TRE) Editorial. Mc Graw Hill.
2	Título: Electrónica Analógica 1993 Autor: Ramírez Rojas, Fernando (621.3815 RAM 2) Editorial. ITP. México.
3	
4	
5	

10. CRITERIOS Y MECANISMOS PARA LA ACREDITACION

Acreditación: Para tener derecho a examen ordinario el alumno deberá cumplir con un 80% de las asistencias y para tener derecho a examen extraordinario el alumno deberá cumplir con el 60% de las asistencias.

De acuerdo con la normatividad los talleres no tienen la posibilidad de realizar exámenes extraordinarios.

Asimismo, esta materia puede ser acreditada por competencias para lo cual el alumno deberá registrar su solicitud en el departamento al cual pertenece la materia, de acuerdo con el calendario escolar vigente.

Esta materia también puede ser sujeta a revalidación, acreditación o convalidación de acuerdo con la normatividad vigente.

11. EVALUACIÓN Y CALIFICACIÓN

Unidad de Competencia:	Porcentaje:
Examen Departamental	35%
Examen Ordinario	25%
Productos de Práctica	30%
Participación (Actitudes, Valores y Asistencia)	10%