

1. INFORMACIÓN DEL CURSO

Título: Seminario de solución de resolución de problemas de arquitectura de computadoras	Número de créditos: 4	Prerrequisitos: Ninguno
Departamento: Ciencias Computacionales	Tipo: Seminario	Nivel: Básica particular
Horas teoría: 0	Horas práctica: 64	Total de horas (semestre): 64

2. DESCRIPCIÓN

Objetivo General

El seminario tiene la finalidad de apoyar a los estudiantes en la resolución de tareas que deben realizar fuera del aula. Además deberá contribuir al desarrollo de la competencia de “aprendizaje autogestivo” y al hábito del trabajo permanente en la vida cotidiana.

Actividades

Asesoría en la resolución de problemas. Revisión y retroalimentación de las tareas realizadas por cada uno de los estudiantes fuera del aula.

Modalidades de enseñanza aprendizaje

Resolución de problemas.

Modalidad de evaluación

Realización satisfactoria de las actividades del curso cátedra y entrega oportuna de todas las tareas.

Competencia a desarrollar

Independencia en el aprendizaje y realización de actividades de manera continua.

Campo de aplicación profesional

Arquitectura y Programación de Sistemas.

3. BIBLIOGRAFÍA.

Título	Autor	Editorial	Año de la edición más reciente
Computer Organization & Architecture. Designing for performance. http://www.williamstallings.com/COA6e.html	Stalling, W.	Prentice-Hall; 6ª edición.	2002
Organización y diseño de computadores la interfaz hardware/software	David A. Patterson John L. Hennessy	Mc Graw Hill	
Los microprocesadores INTEL 8086/8088, 80186, 80286, 80386 y 80486. Arquitectura, programación e interfaces	Barry B. Brey	Prentice Hall Hispanoamericana	

Embedded Systems Design: An Introduction to Processes Tools and Techniques	Berger, A	CMP Books	2002
Multi-Core Processors and Next-Generation Systems. http// DDJ Multi-Core Processors and Next-Generation Systems.htm	Jonathan Hoysradt		

Elaboró:	Dr. Juan José Raygoza Panduro
Fecha de creación:	Octubre 2011
Última actualización:	