

1. INFORMACIÓN DEL CURSO

Título: Arquitectura de computadoras	Número de créditos: 9	Prerrequisitos: Ninguno
Departamento: Ciencias Computacionales	Tipo: Curso	Nivel: Básica particular
Horas teoría: 64	Horas práctica: 0	Total de horas (semestre): 64

2. DESCRIPCIÓN

Objetivo General

El estudio de las arquitecturas de computadoras basadas en microprocesadores de 16 y 32 bits en plataformas típicas comerciales.

Contenido temático sintético (que se abordará en el desarrollo del programa y su estructura conceptual)

Microprocesadores 16 y 32 bits, arquitectura interna. Arquitectura interna de la familia de procesadores, Arquitectura Intel Netburst. Diseños de 16 y 32 bits, modos de operación. Microprocesadores de propósito especial. Conceptos de diseño, arquitecturas más comunes, nuevas arquitecturas. Arquitecturas dual, multicore. Arquitecturas multitareas, arquitectura del microprocesador Dual de Intel, paralelismo, procesadores superescalares.

Modalidades de enseñanza aprendizaje

Cátedra.

Modalidad de evaluación

Resolución de exámenes, tareas, proyectos.

Competencia a desarrollar

Identificar las diversas arquitecturas de computadoras, así como comprensión del funcionamiento básico de los sistemas con microprocesadores y sus parámetros de medición y eficiencia de éstos

Campo de aplicación profesional

Arquitectura y Programación de Sistemas.

3. BIBLIOGRAFÍA

Título	Autor	Editorial	Año de la edición más reciente
Computer Organization & Architecture. Designing for performance. http://www.williamstallings.com/COA6e.html	Stalling, W.	Prentice-Hall; 6ª edición.	2002
Organización y diseño de computadores la interfaz hardware/software	David A. Patterson John L. Hennessy	Mc Graw Hill	
Los microprocesadores INTEL 8086/8088, 80186, 80286, 80386 y 80486. Arquitectura, programación e	Barry B. Brey	Prentice Hall Hisp.	

interfaces			
Embedded Systems Design: An Introduction to Processes Tools and Techniques	Berger, A	CMP Books	2002
Multi-Core Processors and Next-Generation Systems. http// DDJ Multi-Core Processors and Next-Generation Systems.htm	Jonathan Hoysradt		

Elaboró:	Dr. Juan José Raygoza Panduro
Fecha de creación:	Octubre 2011
Última actualización:	